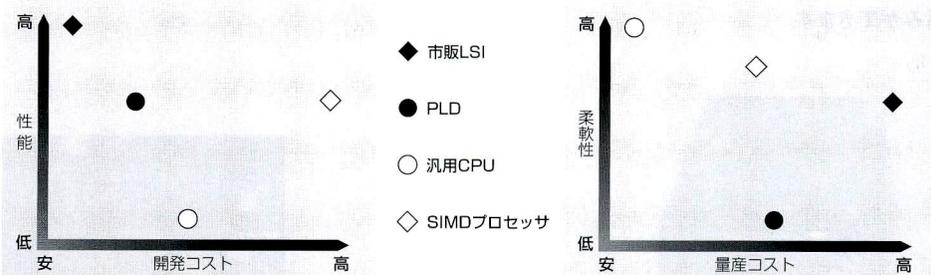


画像処理の実現手段

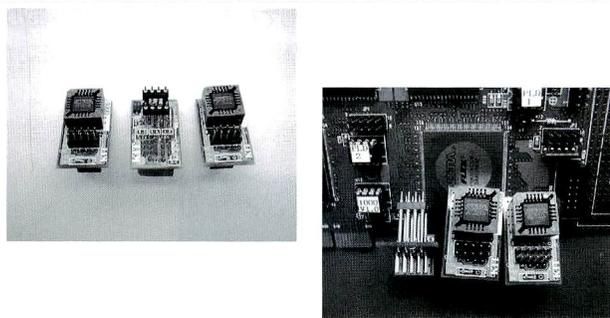
受託開発は、アイデア勝負

KITは、画像処理関連のハード開発を数多く手がけて来ましたが、常に新しいアイデアを求められています。何故ならば、同じ機能を実現する回路でも、目的に応じて実現手段が異なるからです。例えば、その装置が高信頼性を求めるFA向け装置の場合と、大量生産し厳しいコスト競争に勝つ為にオーバースペックとならない様注意する物とでは、異なったアイデアを提供させていただくのがシステム設計者の努めです。画像処理の一例として、ノイズ除去やMTF補正の空間フィルタが御希望の機能だとします。その実現手段として、いくつかの方式を提案できるかが、アイデアの差だと思います。KITでは、下記のような比較を踏まえて提案致します。



KIT1020 (EPC1 エミュレータ)

アルテラ大規模FPGA (10Kシリーズ) を使っている方、開発に便利なツールを販売します。1タイムのEPC1をエミュレートする書換え可能なボードを作りました。内部にEPC2を使っている為、従来のEPROMや、SRAMでエミュレートする物と異なり、メーカー純正のツールから直接書き込みができます。



弊社の実績カタログを御用意しております。お気軽に御請求ください。

<http://www02.so-net.ne.jp/~kit/>

各社製品名は各社の商標または登録商標です。

Knowledge
Imaging
Technology

KIT

システム開発専門業社
株式会社

ケーアイテクノロジー

〒224-0032 神奈川県横浜市都筑区茅ヶ崎中央19-1 タウンスクエア3階 TEL: 045 (949) 5331 (代) FAX: 045 (949) 5332