

画像処理のKIT

会社の概要

KITの専用分野は、画像処理である。画像処理を中心に多くのシステムを受託開発している。PCIボードからCompact PCIなどの汎用バスから、単体で完結する専用装置をハード、デバイスドライバ等、一括で開発している。PCI SIGのメンバで自社のベンダIDも取得済み。

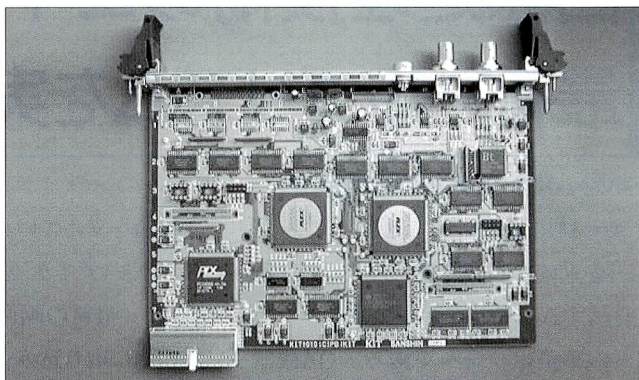
特長

■技術

- ・画像処理アルゴリズムの開発
- ・画像検査装置、電子写真プリンタコントローラ、熱転写プリンタコントローラ、デジタルスキャナ、MPEG圧縮ボード、ハイビジョンボード
- ・PCI、Compact PCI、VME、専用オリジナルバス etc を使用した画像処理ボードの設計、製造
- ・大規模FPGA（アルテラ等）を使用した回路設計
- ・カスタムLSI評価ボード開発
- ・量産コストを意識した回路設計
- ・各種OS用デバイスドライバ開発

■その他

PCIバスは、目的ではなく手段である。どのような目的の物が必要かを教えていただければ、必ず新しいアイデアを盛り



込んだ「提案書」を提出する。

主要納入先

アルプス電気、オムロン、小糸工業、シャープ、ソニー、ノーリツ鋼機、東芝、日立工機、富士通、リコー、松下電器産業

連絡先

(株) ケーアイテクノロジー

〒224-0032 横浜市都筑区茅ヶ崎中央19-1 タウンスクエア3階
TEL (045) 949-5331 (代) FAX (045) 949-5332
E-メール h_ishii@fa2.so-net.ne.jp
ホームページ <http://www02.so-net.ne.jp/~kit/>
<http://www.kitech.co.jp/>

KIT1030 PLX Getter

自作開発支援PCIボード(セミナー、回路図、ドライバソースコードのセット品)

ボード/モジュールの概要

KIT1030はカスタムPCIボードを自作する際にPCI9080、WinDKを使用し、より簡潔にカスタムPCIボードを開発する事を可能とする為の学習ボードである。又ユーザ回路実装用エリアを備えており、ユニバーサルボードとしての開発が可能である。

スペック

KIT1030DEMO (メモリターゲットボード)

- ・SRAM 32K×8bit×4個
- ・LED (4bit)、DIP SW (4bit)、プッシュSW 1個

KIT1030MAIN10 (制御ボード) CN5未実装

- ・PLDEPF10K10AQC208-3
- ・PCIブリッジPCI9080

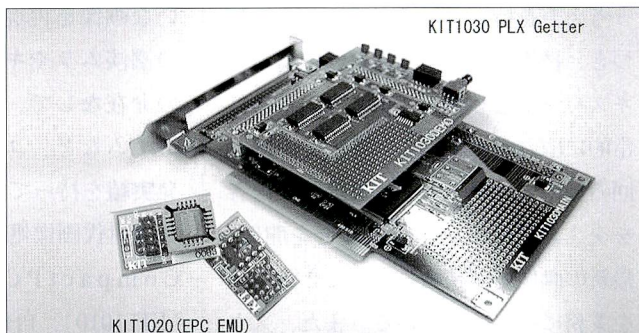
KIT1030MAIN30 (制御ボード) CN5実装済

- ・PLDEPF10K30AQC208-3

KIT1030SH4 (開発中)

特長

- ①動作安定性に定評のあるPLXの勉強ができる。
- ②NTソフト用デバイスドライバ (WinDK使用/ソースコード付)
- ③KIT1030DEMO用PLDソース付 (Verilog)
- ④オリジナルターゲットボード開発用基本仕様書付



その他

ハード設計、デバイスドライバ設計を中心にセミナーを開催。KIT1030を設計する過程を弊社技術者が講師となり紹介。<受講料>

- ・PCIボード付セミナー※昼食付¥198,000 (税抜)
- ・セミナーのみ (同伴者限定)※昼食付¥98,000 (税抜)

連絡先

(株) ケーアイテクノロジー

〒224-0032 横浜市都筑区茅ヶ崎中央19-1 タウンスクエア3階
TEL (045) 949-5331 (代) FAX (045) 949-5332
E-メール h_ishii@fa2.so-net.ne.jp
ホームページ <http://www02.so-net.ne.jp/~kit/>
<http://www.kitech.co.jp/>